

Table

ID	L2 – MCU architecture								3	3	4	3	3	3			
		L3 – MCU peripherals	L4 – FreeRTOS	L5 – ES design	L6 – decomposition	L7 – driver	N count	L2 %	L3 %	L4 %	L5 %	L6 %	L7 %	AVG %	AVG	Grade proposition	Grade
241	2	0,5	1,5	2	2,5	2	0	0,667	0,167	0,375	0,67	0,83	0,67	64,17	3,50	3,5	
464	0	3	2,5	4	3	1	0	0	1	0,625	1,33	1	0,33	85,83	4,50	4,5	
484	2	2,5	2	4	2,5	3	0	0,667	0,833	0,5	1,33	0,83	1	93,33	5,00	5,0	
512	2	0,5	3	3	2,5	3	0	0,667	0,167	0,75	1	0,83	1	85,00	4,50	4,5	
549	1,5	2,5	3,5	4	3	0	0	0,5	0,833	0,875	1,33	1	0	90,83	5,00	5,0	
559	0	N	N	N	N	0	4	0	0	0	0	0	0	0,00	2,00	2,0	
576	2,5	N	N	4	N	0	3	0,833	0	0	1,33	0	0	0,00	2,00	2,0	
582	2	2	2	4	3	2,5	0	0,667	0,667	0,5	1,33	1	0,83	90,00	5,00	5,0	
594	2	2	N	3,5	2,5	2	1	0,667	0,667	0	1,17	0,83	0,67	80,00	4,50	4,5	
596	2,5	2,5	4	3,5	2,5	3	0	0,833	0,833	1	1,17	0,83	1	96,67	5,00	5,0	
627	2	2	2,5	4	3	0	0	0,667	0,667	0,625	1,33	1	0	85,83	4,50	4,5	
655	2	1	3,5	4	3	2,5	0	0,667	0,333	0,875	1,33	1	0,83	94,17	5,00	5,0	
665	2,5	2,5	3	4	3	3	0	0,833	0,833	0,75	1,33	1	1	100,00	5,00	5,0	
675	0	N	N	N	N	0	4	0	0	0	0	0	0	0,00	2,00	2,0	
679	3	2	3,5	4	N	3	1	1	0,667	0,875	1,33	0	1	97,50	5,00	5,0	
684	1,5	2,5	2	N	3	2	1	0,5	0,833	0,5	0	1	0,67	70,00	4,00	4,0	
701	0	N	N	3	2,5	3	2	0	0	0	1	0,83	1	0,00	2,00	2,0	
722	3	N	N	N	2,5	3	3	1	0	0	0	0,83	1	0,00	2,00	2,0	
959	3	1,5	3,5	3,5	3	3	0	1	0,5	0,875	1,17	1	1	100,83	5,00	5,0	
961	0	N	0,5	2,5	N	0	2	0	0	0,125	0,83	0	0	0,00	2,00	2,0	
993	1	1,5	1,5	4	2,5	2,5	0	0,333	0,5	0,375	1,33	0,83	0,83	77,50	4,00	4,0	